

Çizelge 5.6

Temel bilgisayar için denetim fonksiyonu ve Mikro işlemler

Al-getir (fetch)	R' T ₀ :	AR ← PC
	R' T ₁ :	IR ← M[AR], PC ← PC + 1
Kodunu çöz	R' T ₂ :	D ₀ , ..., D ₇ ← kodunu çöz IR(12-14), AR ← IR(0-11), I ← IR(15)
Dolaylı Kesme:	D ₇ ' I T ₃ :	AR ← M[AR]
	T ₀ ' T ₁ ' T ₂ ' IEN (FGI + FGO):	R ← 1
	R T ₀ :	AR ← 0, TR ← PC
	R T ₁ :	M[AR] ← TR, PC ← 0
	R T ₂ :	PC ← PC + 1, IEN ← 0, R ← 0, SC ← 0
Bellek adreslemeli buyruklar		
AND	D ₀ T ₄ :	DR ← M[AR]
	D ₀ T ₅ :	AC ← AC ∧ DR, SC ← 0
ADD	D ₁ T ₄ :	DR ← M[AR]
	D ₁ T ₅ :	AC ← AC + DR, E ← C _{çıkış} , SC ← 0
LDA	D ₂ T ₄ :	DR ← M[AR]
	D ₂ T ₅ :	AC ← DR, SC ← 0
STA	D ₃ T ₄ :	M[AR] ← AC, SC ← 0
BUN	D ₄ T ₄ :	PC ← AR, SC ← 0
BSA	D ₅ T ₄ :	M[AR] ← PC, AR ← AR + 1
	D ₅ T ₅ :	PC ← AR, SC ← 0
ISZ	D ₆ T ₄ :	DR ← M[AR]
	D ₆ T ₅ :	DR ← DR + 1
	D ₆ T ₆ :	M[AR] ← DR, eğer DR = 0 ise (PC ← PC + 1), SC ← 0
Yazaç adreslemeli buyruklar		
		D ₇ ' I T ₃ = r (tüm yazaç adreslemeli buyruklarda ortak)
		IR(i) = B _i (i = 0,1,2, ..., 11)
CLA	r B ₁₁ :	AC ← 0, SC ← 0
CLE	r B ₁₀ :	E ← 0, SC ← 0
CMA	r B ₉ :	AC ← AC', SC ← 0
CME	r B ₈ :	E ← E', SC ← 0
CIR	r B ₇ :	AC ← shr AC, AC(15) ← E, E ← AC(0), SC ← 0
CIL	r B ₆ :	AC ← shl AC, AC(0) ← E, E ← AC(15), SC ← 0
INC	r B ₅ :	AC ← AC + 1, SC ← 0
SPA	r B ₄ :	Eğer AC(15) = 0 ise (PC ← PC + 1), SC ← 0
SNA	r B ₃ :	Eğer AC(15) = 1 ise (PC ← PC + 1), SC ← 0
SZA	r B ₂ :	Eğer AC = 0 ise (PC ← PC + 1), SC ← 0
SZE	r B ₁ :	Eğer E = 0 ise (PC ← PC + 1), SC ← 0
HLT	r B ₀ :	S ← 0
Giriş-Çıkış buyrukları		
		D ₇ ' I T ₃ = p (tüm yazaç adreslemeli buyruklarda ortak)
		IR(i) = B _i (i = 6,7,8, ..., 11)
INP	p B ₁₁ :	AC(0-7) ← INPR, FGI ← 0, SC ← 0
OUT	p B ₁₀ :	OUTR ← AC(0-7), FGO ← 0, SC ← 0
SKI	p B ₉ :	Eğer FGI = 1 ise (PC ← PC + 1), SC ← 0
SKO	p B ₈ :	Eğer FGO = 1 ise (PC ← PC + 1), SC ← 0
ION	p B ₇ :	IEN ← 1, SC ← 0
IOF	p B ₆ :	IEN ← 0, SC ← 0